TECNICATURA SUPERIOR EN TELECOMUNICACIONES

ELECTRÓNICA MICROCONTROLADA

Docentes: Ing. Jorge E. Morales, Téc. Gonzalo Vera.

**Título:** Estructura del Microcontrolador AVR® de 8 bits

**Grupo 1:**

❖ Birge, Adolfo Federico.

❖ Carunchio, Carlos Javier.

❖ Ferreyra, María Luciana.

❖ Gutiérrez, Emma Vilma.

❖ Merlo, Emmanuel.

❖ Romero, Gisela de Lourdes.

Estructura del Microcontrolador AVR® de 8 bits

Núcleo de CPU AVR

Tiempo de instrucción AVR

Unidad lógica aritmética AVR

Registros de propósito general AVR

Registro de pila AVR

Registro de estado de AVR

Memoria AVR

Optimización del código C en AVR

Memoria de lectura mientras se escribe AVR (gestor de arranque)

Puertos de E/S digitales AVR

Modos de suspensión de bajo consumo AVR

Registro de reducción de potencia periférico AVR

Fusibles AVR

Interfaces de programación AVR

Temporizador AVR Watchdog

AVR USART Introducción

Temporizador AVR Comparar registro doble búfer

Modos de funcionamiento de AVR ADC

Modo diferencial AVR ADC

Modo de reducción de ruido AVR ADC

Voltaje de referencia AVR ADC

Interfaz periférica serie AVR (SPI)

Controlador táctil periférico AVR (PTC)

Comparador interno AVR

Detección de apagado AVR

Interrupciones AVR

Interrupciones externas AVR

Contador en tiempo real (RTC) de AVR